

REGULATOR FUZZY IMPLEMENTAT INTR-UN FPGA PENTRU COMANDA UNUI CONVERTOR BOOST

BOGDAN MEREUTA, M. LUCANU si IONICA PLETEA

Folosirea FPGA pentru implementarea de reglatoare ce necesita calcule rapide aduce un mare avantaj in special in cazul celor care mai contin blocuri DSP hardware. De asemenea, in urma studiului efectuat s-a constatat ca frecventa de lucru a multiplicatoarelor hardware (blocurilor DSP) poate fi mult mai mare decat frecventa de lucru a multiplicatoarelor software, care este cea mai critica frecventa si incetineste intreg sistemul.

