

PROGRAMAREA SERIALA A MEMORIEI INTERNE DIN MICROCONTROLERELE ATMEL COMPATIBILE MCS51

PETRUT DUMA si LUMINITA SCRIPCARIU

Este descrisa structura hard a interfetei utilizate la programarea seriala a memoriei program interne FLASH, respectiv a memoriei de date interne EEPROM din microcontrolerele ATMEL compatibile MCS51. Interfata este controlata de un sistem de dezvoltare echipat cu microcontrolerul AT89C52 care comunica serial cu un calculator personal.

Programul de comanda asigura functii de citire, scriere, stergere si verificare a memoriei interne, scrierea si citirea bitilor de blocaje, a sigurantelor utilizator, a octetilor de semnatura utilizator impreuna cu alte functii generate de incarcare programe, afisare si substituire memorie.

