

IMPLEMENTAREA CODURILOR HAMMING LA NIVELUL CACHE A UNEI IERARHII DE MEMORII

O. NOVAC, MIHAELA NOVAC și GIANINA GABOR

În această lucrare vom aplica un cod SEC-DED la nivelul cache al unei ierarhii de memorii. Am implementat un cod corector Hsiao, el fiind un cod corector al erorilor singulare de bit și detectoar al erorilor duble de bit (SEC-DED - Single Error Correction Double Error Detection). Am implementat codul Hsiao (21,16,5) la memoria cache RAM și am determinat overhead-ul atât pe partea de date, cât și overhead-ul datorat circuitelor suplimentare pentru corecția erorii.