

SISTEM DIGITAL PENTRU GENERATOARELE DE FORME DE UNDĂ IMPLEMENTAT ÎN CPLD

NIRVANA POPESCU, D. POPESCU și C. POPESCU

Se prezintă un sistem digital proiectat pentru stimulatoarele musculare. În acest scop este propus un model Simulink pentru implementarea formei de undă generată de către stimulator. Diagrama bloc a fost convertită direct în VERILOG pentru a implementa proiectarea hardware particularizată. În multe cazuri, acest obiectiv necesită o proiectare amplă. Totuși, în cazul prezentat s-a realizat o implementare rapidă și simplă a codului VERILOG prin maparea directă a proiectării. Acest model a fost implementat în FPGA folosind placa de dezvoltare bazată pe un circuit FPGA cu o dimensiune de 1600 K porți.